

eesy-ic ist ein junges, dynamisches und schnell wachsendes Unternehmen. Gute Ideen treiben wir mit großer Leidenschaft voran und entwickeln innovative Produkte, die unser Leben in der Zukunft nachhaltig verbessern sollen. Unser Anspruch ist es, stets höchste Qualität, größte Zuverlässigkeit und maximale Kundenorientierung zu liefern!

Zum nächstmöglichen Zeitpunkt suchen wir am Standort Erlangen eine/n:

## **Senior RF Design Engineer (w/m/d)**

### **Aufgaben:**

- Verantwortung für Design & Layout von RF-ICs
- Leitung eines Teams von RF-Design Ingenieuren
- Produkt- & Blockspezifikationen
- Verifikation und Charakterisierung von RF-ICs
- Zusammenarbeit mit der Produktionstestentwicklung

### **Anforderungen:**

- Abgeschlossenes Studium in Elektrotechnik oder vergleichbarer Abschluss
- Erfahrung im Bereich des Schaltungsentwurfs von integrierten RF-Schaltungen
  - Entwurf und Simulation von Hochfrequenzschaltungen
  - Layout von Hochfrequenzschaltungen
  - Feldsimulation von planaren Strukturen wünschenswert
- Erfahrung mit Cadence Virtuoso oder Tanner EDA
- Erfahrung mit Keysight ADS oder Microwave Office
- Erfahrung mit Sonnet, ADS Momentum wünschenswert
- Erfahrung mit der Verifikation und Charakterisierung von RF-ICs wünschenswert
- PCB Entwicklung
- Messung mit RF-Messgeräten
- Mehrjährige Berufserfahrung im Design & Layout von RF-ICs

Unsere Mitarbeiter sind der wichtigste Erfolgsfaktor unseres Unternehmens. Sie bringen einen hohen Einsatz, um ihre Ziele zu erreichen. Bei uns finden Sie eine innovationsfreundliche Atmosphäre, spannende Aufgaben und neue Herausforderungen.

Sie sind zuverlässig, team- und ergebnisorientiert und wollen die zukunftsweisenden Ideen von morgen entwickeln. Es fällt Ihnen leicht neue Dinge zu lernen und in der Praxis anzuwenden. Sie können sich schnell in neue Situationen versetzen, komplizierte Problemstellungen verstehen und gehen gerne neue Wege, um bestmögliche Lösungen zu finden.

Dann bewerben Sie sich bei uns unter [career@eesy-ic.com](mailto:career@eesy-ic.com)